

**ТЕХНИЧЕСКИ УНИВЕРСИТЕТ - ГАБРОВО**  
**ФАКУЛТЕТ „ЕЛЕКТРОТЕХНИКА И ЕЛЕКТРОНИКА”**

Приета с решение на ФС  
 Протокол № 7 от 19.09.2017 г.

Утвърдил  
 Декан:  
 /проф. д-р инж. З. Ненова/

**ХАРАКТЕРИСТИКА**

**НА КУРСОВ ПРОЕКТ ПО ДИСЦИПЛИНАТА „ КОМПЮТЪРНИ АРХИТЕКТУРИ”**  
**СПЕЦИАЛНОСТ „КОМПЮТЪРНИ СИСТЕМИ И ТЕХНОЛОГИИ”**  
**ЗА ОБУЧЕНИЕ В ОБРАЗОВАТЕЛНО – КВАЛИФИКАЦИОННА СТЕПЕН**  
**“БАКАЛАВЪР” В ОБЛАСТТА НА ТЕХНИЧЕСКИТЕ НАУКИ**  
**РЕДОВНО И ЗАДОЧНО ОБУЧЕНИЕ**

Обучаваща катедра: Компютърни системи и технологии

Образователно-квалиф. степен: <b>Бакалавър</b>	Вид на дисциплината: <b>Избираема</b>	№ по учебен план <b>36</b>	Година: <b>4</b>
Семестър: <b>7</b>	Брой кредити: <b>2</b>	Водещи преподаватели: <b>доц. д-р инж. Росен Иванов</b> <b>гл. ас. д-р инж. Йордан Кънев</b>	
<b>Цел на курсовия проект:</b> Затвърждаване на теоретичните знания и развиване на изследователски навици чрез решаване на задачи и анализиране на решения в областта на компютърните архитектури.			
<b>Необходими условия:</b> Достъп в Интернет, един диск CD за всеки проект, лицензиран софтуер, развойни платформи, електронни компоненти. осцилоскоп и мултиметър, фирмени каталози.			
<b>Съдържание на курсовия проект:</b> Проектиране и изработка на макет, апаратно-програмен модел, презентация, анимация, сравнителен анализ, превод и/или реферирание на оригинална научна литература и др. п., с цел да се развият изследователски навици и информационната и/или лабораторна база по дисциплината.			
<b>Препоръчителна литература:</b> 1. Иванов, Р., О. Асенов, <i>Архитектура и системно програмиране за Intel-базирани компютри</i> . Габрово, 1998. 2. Hennessy J. L., D. A. Patterson, <i>Computer Architecture: A Quantitative Approach</i> , 6th Edition, Morgan Kaufmann, San Francisco, CA. 2017. 3. Patterson D. A., J. L. Hennessy, <i>Computer Organization and Design: The Hardware/Software Interface</i> , 5th Edition, Morgan Kaufmann, San Francisco, CA. 2013. 4. Intel Corp. <i>Intel 64 and IA-32 Architectures Software Developer Manuals. Volume 1 – 4</i> , Santa Clara, Intel Corporation, 2016, <a href="https://software.intel.com/en-us/articles/intel-sdm">https://software.intel.com/en-us/articles/intel-sdm</a> 5. Кънев Й., Презентации по дисциплина КА за текущия семестър.			
<b>Методи на преподаване:</b> Самостоятелна работа и консултации с преподавател.			
<b>Методи на оценяване:</b> Защита на курсовия проект.			
<b>Кредити по видове дейност:</b> Аудиторна заетост (0 часа): <b>0 кредита;</b> Извънаудиторна заетост ( <b>общо 50 часа</b> ): <b>2 кредита; Д.9</b> Работа върху курсов проект – <b>0,7 кредита;</b> <b>Д.23</b> Консултации с преподавател – <b>0,3 кредита; Д.17</b> Изработване на проект (макет, принципни електрически схеми, чертежи, програма, реферат, превод) – <b>0,5 кредита; Д.8</b> Подготовка за текущо проверяване и оценяване на постиженията – <b>0,5 кредита.</b>			
<b>Език, на който се преподава:</b> български.			

Приета на КС на катедра КСТ с Протокол № 1 от 13.09.2017 г.

Ръководител катедра:

/доц. д-р инж. В. Кукенска/

