

**ТЕХНИЧЕСКИ УНИВЕРСИТЕТ – ГАБРОВО
ФАКУЛТЕТ „ЕЛЕКТРОТЕХНИКА И ЕЛЕКТРОНИКА”**

Приета с решение на ФС
Протокол № 7/19.09.2017 г.

Утвърдил
Дека̀н:.....
/проф. д-р З.Ненова /

**ХАРАКТЕРИСТИКА
НА ДИСЦИПЛИНАТА „АНАЛИЗ И СИНТЕЗ НА ЛОГИЧЕСКИ СХЕМИ”
ЗА СПЕЦИАЛНОСТ „КОМПЮТЪРНИ СИСТЕМИ И ТЕХНОЛОГИИ”,
форма на обучение - редовна**

Обучаваща катедра: „Компютърни системи и технологии”

Образователно-квалиф. степен: Бакалавър	Вид на дисциплината: Задължителна	№ по учебен план 19	Година: 2
Семестър: IV	Брой кредити: 7	Водещ преподавател: доц. д-р Иван Симеонов Симеонов	
Цел на курса: Дисциплината “Анализ и синтез на логически схеми” има за цел да даде основни знания и практически навици на студентите от специалност “Компютърни системи и технологии” в областта на анализа, синтеза и използването на комбинационни и последователностни логически схеми в цифровите устройства и системи.			
Необходими условия: Лекционна зала, семинарна зала, лабораторна зала с лабораторни макети и лабораторна зала оборудвана с персонални компютри с достъп до Интернет, прожектор, фирмена литература.			
Съдържание на курса: Основни модули от курса на обучение са: Основи на логическия анализ и синтез; Комбинационни схеми; Синтез на комбинационни схеми с програмируема логика; Последователностни схеми.			
Препоръчителна литература: 1. Даковски, Л. Анализ и синтез на логически схеми. София, СИЕЛА, 1998. 2. Симеонов, И. Анализ и синтез на логически схеми. Габрово, Университетско издателство „В. Априлов”, 2016. 3. Михов, Г. Цифрова схемотехника. ТУ-София, 2005. 4. Димчев, М. И. Основи на цифровата техника. Част първа. Основи на логическия синтез. Варна, АГАДА, 1995. 5. Димчев, М. И. Основи на цифровата техника. Част втора. Крайни автомати. ТУ- Варна, 1997. 6. Гиздарски Е. Проектиране с програмируема логика., 1998.			
Методи на преподаване: Лекции, семинарни упражнения, лабораторни упражнения, протоколи, електронни фирмени каталози, мултимедия.			
Методи на оценяване: семестриални контролни работи, писмен семестриален изпит.			
Кредити по видове дейност: Аудиторна заетост: (30 часа л+15 часа су+30 часа лу, общо 75 часа): 3 кредита Извънаудиторна заетост: (100 часа): 4 кредита: Д.1Подготовка за семинарни упражнения – 0,3к., Д.2 Посещение на библиотека - 0,3к., Д.4 Подготовка на протоколи - 0,3к., Д.6 – Обучение чрез електронни версии на курсове – 0,3к., Д.7 Подготовка за изпит – 1,3к., Д.14 Работа в интернет - 0,5к., Д.15 Домашни работи от различен тип - 0,5к., Д.23 Консултация с преподавател – 0,5к.			
Език, на който се преподава: български и английски			

Характеристиката е приета от КС на катедра КСТ с Протокол № 1/13.09.2017г.

Ръководител катедра:
/доц.д-р В.Кукенска/

**ТЕХНИЧЕСКИ УНИВЕРСИТЕТ – ГАБРОВО
ФАКУЛТЕТ „ЕЛЕКТРОТЕХНИКА И ЕЛЕКТРОНИКА”**

Приета с решение на ФС
Протокол № 7/19.09.2017 г.

Утвърдил
Декан:
/проф. д-р З.Ненова /

**ХАРАКТЕРИСТИКА
НА ДИСЦИПЛИНАТА „АНАЛИЗ И СИНТЕЗ НА ЛОГИЧЕСКИ СХЕМИ”
ЗА СПЕЦИАЛНОСТ „КОМПЮТЪРНИ СИСТЕМИ И ТЕХНОЛОГИИ”,
форма на обучение - задочна**

Обучаваща катедра: „Компютърни системи и технологии”

Образователно-квалиф. степен: Бакалавър	Вид на дисциплината: Задължителна	№ по учебен план 19	Година: 2
Семестър: IV	Брой кредити: 7	Водещ преподавател: доц. д-р Иван Симеонов Симеонов	
Цел на курса: Дисциплината “Анализ и синтез на логически схеми” има за цел да даде основни знания и практически навици на студентите от специалност “Компютърни системи и технологии” в областта на анализа, синтеза и използването на комбинационни и последователностни логически схеми в цифровите устройства и системи.			
Необходими условия: Лекционна зала, семинарна зала, лабораторна зала с лабораторни макети и лабораторна зала оборудвана с персонални компютри с достъп до Интернет, прожектор, фирмена литература.			
Съдържание на курса: Основни модули от курса на обучение са: Основи на логическия анализ и синтез; Комбинационни схеми; Синтез на комбинационни схеми с програмируема логика; Последователностни схеми.			
Препоръчителна литература: 1. Даковски, Л. Анализ и синтез на логически схеми. София, СИЕЛА, 1998. 2. Симеонов, И. Анализ и синтез на логически схеми. Габрово, Университетско издателство „В. Априлов”, 2016. 3. Михов, Г. Цифрова схемотехника. ТУ-София, 2005. 4. Димчев, М. И. Основи на цифровата техника. Част първа. Основи на логическия синтез. Варна, АГАДА, 1995. 5. Димчев, М. И. Основи на цифровата техника. Част втора. Крайни автомати. ТУ- Варна, 1997. 6. Гиздарски Е. Проектиране с програмируема логика., 1998.			
Методи на преподаване: Лекции, лабораторни упражнения, протоколи, електронни фирмени каталози,			
Методи на оценяване: семестриални контролни работи, писмен семестриален изпит.			
Кредити по видове дейност: Аудиторна заетост: (30 часа л+15 часа су+30 часа лу, общо 75 часа): 3 кредита Извънаудиторна заетост: (100 часа): 4 кредита: Д.1Подготовка за семинарни упражнения – 0,3к., Д.2 Посещение на библиотека - 0,3к., Д.4 Подготовка на протоколи - 0,3к., Д.6 – Обучение чрез електронни версии на курсове – 0,3к., Д.7 Подготовка за изпит – 1,3к., Д.14 Работа в интернет - 0,5к., Д.15 Домашни работи от различен тип - 0,5к., Д.23 Консултация с преподавател – 0,5к.			
Език, на който се преподава: български и английски			

Характеристиката е приета от КС на катедра КСТ с Протокол № 1/13.09.2017г.

Ръководител катедра:

/доц.д-р В.Кукенска/