

ТЕХНИЧЕСКИ УНИВЕРСИТЕТ – ГАБРОВО
ФАКУЛТЕТ “ЕЛЕКТРОТЕХНИКА И ЕЛЕКТРОНИКА”

Приета с решение на ФС
Протокол № 1 от 23.02.2010 г. .

Утвърдил
Декан:.....

/доц.д-р инж.А.Александров/

ХАРАКТЕРИСТИКА НА ДИСЦИПЛИНАТА “ ПРОГРАМИРУЕМИ ИНТЕГРАЛНИ СХЕМИ В СИСТЕМИТЕ ЗА УПРАВЛЕНИЕ ”

ЗА СПЕЦИАЛНОСТ „АВТОМАТИКА, ИНФОРМАЦИОННА И УПРАВЛЯВАЩА ТЕХНИКА”
ОБРАЗОВАТЕЛНО-КВАЛИФИКАЦИОННА СТЕПЕН „МАГИСТЪР”

РЕДОВНО ОБУЧЕНИЕ

Обучаваща катедра: „Автоматика, информационна и управляваща техника”

Образователно-квалиф. степен: Магистър	Вид на дисциплината: Избираема	№ по учебен план: 2.2	Година: I
Семестър: I	Брой кредити: 7	Водещ преподавател: доц. д-р инж. Тошко Ганчев Ненов	
Цел на курса: Целта на дисциплината се състои в запознаване на студентите с различните типове програмируеми ИС, методите и средствата за проектиране на устройства на тяхна база. Разглеждат се програмируемите логически ИС от различните поколения като се отделя основно внимание на съвременните, програмируеми от потребителя FPGA схеми, произвеждани от водещи фирми. Отделя се внимание на програмируемите аналогови ИС. Разглеждат се методиката и средствата за проектиране на устройства с програмируеми ИС като се отделя внимание на използването на езика за хардуерно описание VHDL. С цикъла лабораторни упражнения и курсовия проект се цели да бъде усвоен по добре преподавания лекционен материал и да се придобият умения при разработването на устройства за автоматизация на базата на програмируеми ИС.			
Необходими условия: За провеждане на курса са необходими лекционна зала с шрайбпроектор или мултимедийно оборудване, лаборатория, оборудвана с компютърна техника и лабораторни макети за провеждане на лабораторни упражнения по дисциплината.			
Съдържание на курса: В дисциплината се разглеждат програмируемите интегрални схеми като основно внимание се отделя на FPGA и CPLD програмируемите логически устройства. Подробно се разглеждат „системите върху чип” и аналоговите програмируеми устройства. Разглеждат се средствата за проектиране на устройства на базата на ПЛИС, езикът за програмиране VHDL и използването му за синтезиране на различни цифрови устройства.			
Препоръчителна литература: 1. М. Христов, Р.Радев, Б.Дончев, Системи за проектиране в микроелектрониката, ТУ-София, 2004 2. М. Христов, Р.Радев, Системи за проектиране в микроелектрониката -ръководство за лабораторни упражнения, ТУ-София, 2004 3. К. Филипова, М.Христов, В.Христов, И.Панайотов, Използване на (v)HDL за синтез и анализ на електронен хардуер, Кинг-2001, София, 2004 4. Peter J. Ashenden, VHDL Tutorial, Elsevier Science (USA), 2004 5. Mentor Graphics VHDL Reference Manual, Mentor Graphics Corporation, 1994 6. Douglas L. Perry, VHDL: Programming by Example, McGraw-Hill, New York 7. Programmable logic guide, Xilinx, 2003			
Методи за преподаване: Лекции. Лекции презентирани с помощта на мултимедийен проектор. Демонстрации и инструкции по време на лабораторни упражнения.			
Методи на оценяване: Писмен изпит, който се провежда под формата на тест върху целия изучаван материал. В теста са включени въпроси, без да се дават вариантни отговори. Времето за провеждане на теста е 120 min.			

Кредити по видове дейност:

Аудиторна заетост (45л./30 лаб. упр., Общо 75 часа): 2,8 (1,4) кредита

Извънаудиторна заетост (112/149 ч.): 4,2 (5,6) кредита

Д.3 Задания за извънаудиторна работа – 0.5 к.;

Д.4 Подготовка на протоколи – 0,2 к.

Д.7 Подготовка за семестриален изпит – 1,4 к.;

Д.14 Работа в интернет – 0.3;

Д.15 Домашни работи – 0.1;

Д.16 Рефериране на научна литература – 0.5;

Д.19 Подготовка за занятия, представяне на варианти за решения в различни форми на презентация – 0.5 к.

Д.20 Разработване на доклади, реферати и други – 0.5 к.;

Д.23 Консултации с преподавател – 0.2 к.

Език, на който се преподава: български

Приета на КС на катедра „АИУТ” с Протокол № 5 от 11.02.2010г.

Ръководител катедра:.....

/доц. д-р инж. Т.Ненов/